

## PLASMA DISPLAY PANEL AND ITS DRIVE METHOD

Patent Number: JP8096714  
Publication date: 1996-04-12  
Inventor(s): NOBORIO MASAYUKI;; SANO YOSHIO;; KAMIOKA ATSUO  
Applicant(s): NEC CORP  
Requested Patent:  JP8096714  
Application Number: JP19940233352 19940928  
Priority Number(s):  
IPC Classification: H01J11/00; G09G3/28; H01J11/02  
EC Classification:  
Equivalents: JP2581465B2

### Abstract

PURPOSE: To provide a plasma display panel capable of performing a sure priming discharge at low voltage further with high contrast, by providing a priming electrode between cells in parallel to a plurality of scanning electrodes or maintaining electrodes.

CONSTITUTION: A phosphor 7 is arranged to face a discharge gas space 5 sealed between glass insulating substrates 1, 2. Further, a plurality of parallel scanning electrodes 11 and discharge maintaining parallel maintaining electrodes 12 are provided with a power supplying bus electrode 3 on the same plane to a display cell (not shown in the drawing) through a protective film 9. A plurality of parallel data electrodes 4, supplying a display data, are provided orthogonal to these electrodes. A priming electrode 15 performing a priming discharge is provided between the cells in this scanning electrode 11 or the like, to supply a priming particulate. In the AC surface discharging plasma display panel, the priming electrode 15 is provided in parallel to the scanning electrode 11 or maintaining electrode 12, to make a low voltage discharge capable, further to generate low brightness while obtaining high contrast.

Data supplied from the esp@cenet database - I2

(19)日本国特許庁 (JP)

## (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平8-96714

(43)公開日 平成8年(1996)4月12日

(51) Int.Cl. <sup>o</sup>	識別記号	序内整理番号	F I	技術表示箇所
H 01 J 11/00	K			
G 09 G 3/28	B 4237-5H			
H 01 J 11/02	B			

審査請求 有 請求項の数13 O.L (全12頁)

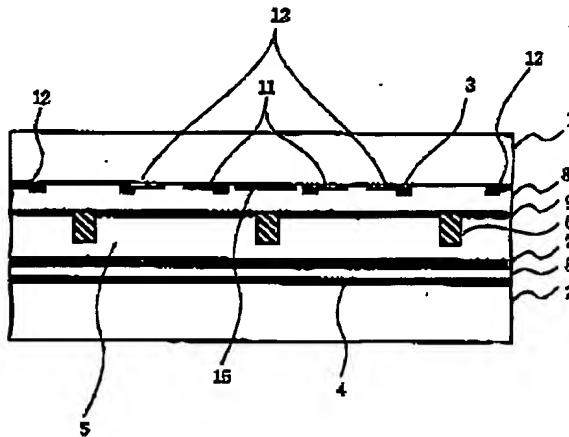
(21)出願番号	特願平6-233352	(71)出願人	000004237 日本電気株式会社 東京都港区芝五丁目7番1号
(22)出願日	平成6年(1994)9月28日	(72)発明者	登尾 雅之 東京都港区芝五丁目7番1号 日本電気株式会社内
		(72)発明者	佐野 寛志雄 東京都港区芝五丁目7番1号 日本電気株式会社内
		(72)発明者	上岡 充生 東京都港区芝五丁目7番1号 日本電気株式会社内
		(74)代理人	弁理士 京本 直樹 (外2名)

(54)【発明の名称】 プラズマディスプレイパネルとその駆動方法

## (57)【要約】

【目的】低電圧で確実なプライミング放電を起こし、また、プライミング放電による発光輝度を低下させ、高いコントラストを得ることができるプラズマディスプレイパネルを、プライミング電極とその駆動方法により実現する。

【構成】平行する走査電極と、または維持電極との間でプライミング放電を行うプライミング電極をセル間に設ける。



- |           |              |              |
|-----------|--------------|--------------|
| 1: 第1絶縁基板 | 2: 第2絶縁基板    | 3: バス電極      |
| 4: データ電極  | 5: 放電ガス空間    | 6: 絶縁体隔壁     |
| 7: 発光体    | 8: 絶縁体       | 9: 保護膜       |
| 11: 走査電極  | 12: プライミング電極 | 15: プライミング電極 |